

1º PERÍODO VESPERTINO

TURMA / CURSO	SEGUNDA	TERÇA	QUARTA	QUINTA	SEXTA
1º K TÉCNICO EM INFORMÁTICA	<b>JAQUELINE</b> Arquitetura de Computadores I Sala 34	<b>CLAUDIO GALVAO</b> Estrutura de Dados e Lógica de Programação Sala 17	<b>JEFFERSON</b> Desenho Técnico Sala 31	<b>JEFFERSON</b> Desenho Técnico Sala 31	<b>CASSIO</b> Informática Aplicada Sala 26
	<b>JAQUELINE</b> Arquitetura de Computadores I Sala 34	<b>CLAUDIO GALVAO</b> Estrutura de Dados e Lógica de Programação Sala 17	<b>SIMONE SORAIA</b> Inglês Instrumental I Sala 21	<b>CLAUDIO GALVAO</b> Estrutura de Dados e Lógica de Programação Sala 17	<b>CASSIO</b> Informática Aplicada Sala 26
1º L TÉCNICO EM INFORMÁTICA	<b>JEFFERSON</b> Desenho Técnico Sala 31	<b>JAQUELINE</b> Arquitetura de Computadores I Sala 34	<b>CASSIO</b> Informática Aplicada Sala 26	<b>CLAUDIO GALVAO</b> Estrutura de Dados e Lógica de Programação Sala 17	<b>CLAUDIO GALVAO</b> Estrutura de Dados e Lógica de Programação Sala 17
	<b>SIMONE SORAIA</b> Inglês Instrumental I Sala 21	<b>JAQUELINE</b> Arquitetura de Computadores I Sala 34	<b>CASSIO</b> Informática Aplicada Sala 26	<b>JEFFERSON</b> Desenho Técnico Sala 31	<b>CLAUDIO GALVAO</b> Estrutura de Dados e Lógica de Programação Sala 17
1º M TÉCNICO EM INFORMÁTICA	<b>CRISTOVAM</b> Desenho Técnico Sala 27	<b>HAMILTON FERREIRA</b> Informática Aplicada Sala 26	<b>JAQUELINE</b> Arquitetura de Computadores I Sala 34	<b>ELIDONES</b> Estrutura de Dados e Lógica de Programação Sala 06	<b>ELIDONES</b> Estrutura de Dados e Lógica de Programação Sala 06
	<b>CRISTOVAM</b> Desenho Técnico Sala 27	<b>HAMILTON FERREIRA</b> Informática Aplicada Sala 26	<b>JAQUELINE</b> Arquitetura de Computadores I Sala 34	<b>SIMONE SORAIA</b> Estrutura de Dados e Lógica de Programação Sala 21	<b>ELIDONES</b> Estrutura de Dados e Lógica de Programação Sala 06
1º N TÉCNICO EM INFORMÁTICA	<b>JOTA</b> Arquitetura de Computadores I Sala 18	<b>ELIDONES</b> Estrutura de Dados e Lógica de Programação Sala 06	<b>CRISTOVAM</b> Desenho Técnico Sala 27	<b>SIMONE SORAIA</b> Inglês Instrumental I Sala 21	<b>HAMILTON FERREIRA</b> Informática Aplicada Sala 18
	<b>JOTA</b> Arquitetura de Computadores I Sala 18	<b>ELIDONES</b> Estrutura de Dados e Lógica de Programação Sala 06	<b>CRISTOVAM</b> Desenho Técnico Sala 27	<b>ELIDONES</b> Estrutura de Dados e Lógica de Programação Sala 06	<b>HAMILTON FERREIRA</b> Informática Aplicada Sala 18
1º O TÉCNICO EM ELETRÔNICA	<b>VICENTE</b> Eletrônica Digital Sala 13	<b>HUDSON</b> Lógica Aplicada Sala 35	<b>RONALDO CESAR</b> Laboratório de Eletricidade Sala CTE 07	<b>HUDSON ELOY</b> Organização e Normas Sala 20	<b>VICENTE</b> Laboratório de Eletrônica Digital Sala 13
	<b>RONALDO CESAR</b> Laboratório de Eletricidade Sala CTE 07	<b>GABRIEL</b> Eletricidade Sala 08	<b>RAFAEL ADJUTO</b> Montagem e Configuração de Microcomputadores Sala 35	<b>Desenho Técnico - CAD</b> Sala	<b>VICENTE</b> Laboratório de Eletrônica Digital Sala 13
1º P TÉCNICO EM ELETROTÉCNICA	<b>SIMONE SORAIA</b> Português Instrumental Sala 21	<b>JANDUI</b> Eletrônica Digital Sala 10	<b>IZAIAS</b> Laboratório de Eletricidade I Sala CTE 01	<b>IZAIAS</b> Eletricidade I Sala 07	<b>VIVIAN</b> Inglês Instrumental I Sala 21
	<b>HUDSON</b> Informática Básica Sala 06	<b>JANDUI</b> Eletrônica Digital Sala 10	<b>RONALDO CESAR</b> Laboratório de Eletrônica Digital Sala CTE 07	<b>IZAIAS</b> Eletricidade I Sala 07	<b>JEFFERSON</b> Desenho Técnico I Sala 31
1º Q TÉCNICO EM ELETROTÉCNICA	<b>IZAIAS</b> Eletricidade I Sala 07	<b>CRISTOVAM</b> Desenho Técnico I Sala 31	<b>SIMONE SORAIA</b> Inglês Instrumental I Sala 21	<b>JANDUI</b> Eletrônica Digital Sala 10	<b>RONALDO CESAR</b> Laboratório de Eletrônica Digital Sala CTE 07
	<b>IZAIAS</b> Eletricidade I Sala 07	<b>HUDSON</b> Informática Básica Sala 07	<b>IZAIAS</b> Laboratório de Eletricidade I Sala CTE 01	<b>JANDUI</b> Eletrônica Digital Sala 10	<b>VIVIAN</b> Inglês Instrumental I Sala 21

**2º PERÍODO VESPERTINO**

<b>TURMA / CURSO</b>	<b>SEGUNDA</b>	<b>TERÇA</b>	<b>QUARTA</b>	<b>QUINTA</b>	<b>SEXTA</b>
<b>2º E</b> <b>TÉCNICO EM INFORMÁTICA</b>	<b>VINIcius</b> Banco de Dados <b>Sala 23</b>	<b>JOTA</b> Arquitetura de Computadores II <b>Sala 18</b>	<b>REGIS</b> Linguagem Técnica de Programação I <b>Sala 25</b>	<b>RAFAEL ADJUTO</b> Desenvolvimento para WEB I <b>Sala 22</b>	<b>DORNELLAS</b> Redes I <b>Sala 15</b>
	<b>VINIcius</b> Banco de Dados <b>Sala 23</b>	<b>JOTA</b> Arquitetura de Computadores II <b>Sala 18</b>	<b>REGIS</b> Linguagem Técnica de Programação I <b>Sala 25</b>	<b>REGIS</b> Linguagem Técnica de Programação I <b>Sala 25</b>	<b>DORNELLAS</b> Redes I <b>Sala 15</b>
<b>2º F</b> <b>TÉCNICO EM INFORMÁTICA</b>	<b>DORNELLAS</b> Redes I <b>Sala 15</b>	<b>REGIS</b> Linguagem Técnica de Programação I <b>Sala 25</b>	<b>JOTA</b> Arquitetura de Computadores II <b>Sala 18</b>	<b>REGIS</b> Linguagem Técnica de Programação I <b>Sala 25</b>	<b>HUDSON</b> Banco de Dados <b>Sala 23</b>
	<b>DORNELLAS</b> Redes I <b>Sala 15</b>	<b>REGIS</b> Linguagem Técnica de Programação I <b>Sala 25</b>	<b>JOTA</b> Arquitetura de Computadores II <b>Sala 18</b>	<b>RAFAEL ADJUTO</b> Desenvolvimento para WEB I <b>Sala 22</b>	<b>HUDSON</b> Banco de Dados <b>Sala 23</b>
<b>2º G</b> <b>TÉCNICO EM ELETRÔNICA</b>	<b>RONALDO CESAR</b> Laboratório de Análise de Circuitos <b>Sala 29</b>	<b>GABRIEL</b> Análise de Circuitos <b>Sala 08</b>	<b>SANDOVAL TAVARES</b> Eletrônica Linear I <b>Sala 12</b>	<b>SANDOVAL TAVARES</b> Laboratório de Microcontroladores <b>Sala 12</b>	<b>SANDOVAL TAVARES</b> Laboratório de Eletrônica Linear I <b>Sala 12</b>
	<b>VICENTE</b> Sistemas de Áudio e Vídeo <b>Sala 13</b>	<b>ANTONIO DOMINGOS</b> Instalações Elétricas <b>Sala CTE 08</b>	<b>SANDOVAL TAVARES</b> Microcontroladores <b>Sala 12</b>	<b>SANDOVAL TAVARES</b> Laboratório de Microcontroladores <b>Sala 12</b>	<b>SANDOVAL TAVARES</b> Laboratório de Eletrônica Linear I <b>Sala 12</b>
<b>2º H</b> <b>TÉCNICO EM ELETROTÉCNICA</b>	<b>GABRIEL</b> Eletrônica Linear <b>Sala 08</b>	<b>ANTONIO DOMINGOS</b> Segurança do Trabalho, Meio Ambiente e Saúde <b>Sala CTE 06</b>	<b>ANTONIO DOMINGOS</b> Instalações Elétricas Prediais <b>Sala CTE 08</b>	<b>GABRIEL</b> Eletricidade II <b>Sala 08</b>	<b>JEFFERSON</b> Laboratório de Eletrônica Linear <b>Sala 04</b>
	<b>GABRIEL</b> Eletrônica Linear <b>Sala 08</b>	<b>CRISTOVAM</b> Desenho Técnico II - CAD <b>Sala 27</b>	<b>ANTONIO DOMINGOS</b> Instalações Elétricas Prediais <b>Sala CTE 08</b>	<b>GABRIEL</b> Eletricidade II <b>Sala 08</b>	<b>RONALDO CESAR</b> Eletricidade II <b>Sala 29</b>

**3º PERÍODO VESPERTINO**

<b>TURMA / CURSO</b>	<b>SEGUNDA</b>	<b>TERÇA</b>	<b>QUARTA</b>	<b>QUINTA</b>	<b>SEXTA</b>
<b>3º C</b>  <b>TÉCNICO EM</b> <b>INFORMÁTICA</b>	<b>HUDSON</b> Modelagem de Sistemas <b>Sala 09</b>	<b>VINICIUS</b> Linguagem Técnica de Programação II <b>Sala 23</b>	<b>RAFAEL ADJUTO</b> Desenvolvimento para WEB II <b>Sala 22</b>	<b>LUIZ AUGUSTO</b> Redes II <b>Sala 37</b>	<b>RAFAEL ADJUTO</b> Desenvolvimento para WEB II <b>Sala 22</b>
	<b>HUDSON ELOY</b> Gestão Empresarial I <b>Sala 20</b>	<b>VINICIUS</b> Linguagem Técnica de Programação II <b>Sala 23</b>	<b>VINICIUS</b> Linguagem Técnica de Programação II <b>Sala 23</b>	<b>LUIZ AUGUSTO</b> Redes II <b>Sala 37</b>	<b>RAFAEL ADJUTO</b> Desenvolvimento para WEB II <b>Sala 22</b>